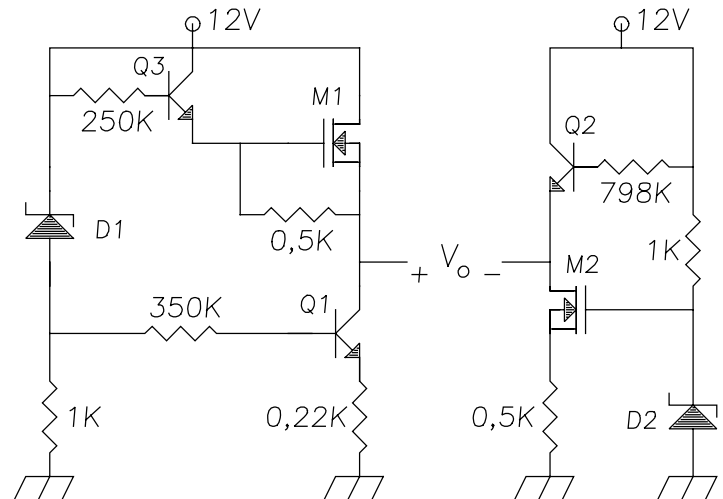
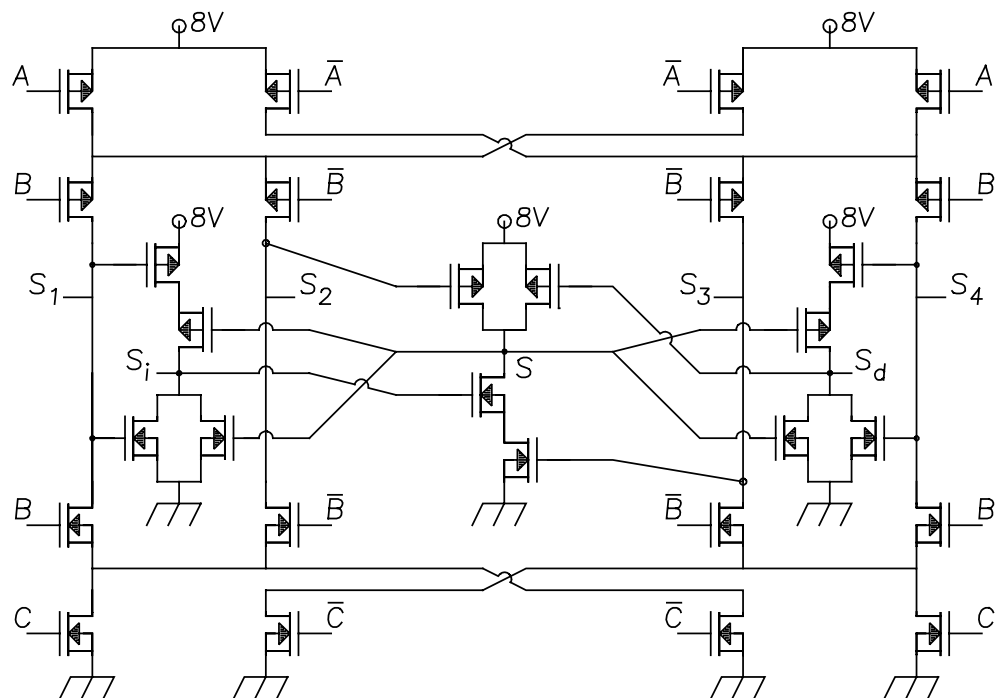


Examen Final (r):

1. Calcule V_o .Diodos: $V_f=0,6V$, $V_z=3V$ BJT: $V_{BE-ZAD}=0,68V$, $\beta=299$ Mosfet: $k=2\text{ mA/V}^2$, $V_T=1V$ $I_{DS}=k(V_{GS}-V_T)^2$ (Sat.)

2. Halle el valor lógico de las salidas S_1 , S_2 , S_3 , S_4 , S_i , S , y S_d en función de las entradas A, B y C. Muestre claramente cómo se obtienen los valores de las salidas.



3. Calcule V_x , V_y , V_z , V_r , V_s , V_t y V_o en función de la entrada V_i . La alimentación de los amplificadores operacionales es $\pm 12V$.

